[5] Application programming interface [Електронний ресурс] – Режим доступу до ресурсу: https://en.wikipedia.org/wiki/Application_programming_interface

References

- [1] “Web application,” *Wikipedia*, 28-Jan-2018. [Online]. Available: https://en.wikipedia.org/wiki/Web_application. [Accessed: 30-Jan-2018].
- [2] “Client–server model,” *Wikipedia*, 29-Mar-2018. [Online]. Available: https://en.wikipedia.org/wiki/Client–server_model. [Accessed: 30-Apr-2018].
- [3] Single-page application,” *Wikipedia*, 30-Jun-2017. [Online]. Available: https://en.wikipedia.org/wiki/Single-page_application. [Accessed: 30-Jun-2017].
- [4] “Representational state transfer,” *Wikipedia*, 12-Jul-2017. [Online]. Available: https://en.wikipedia.org/wiki/Representational_state_transfer. [Accessed: 30-Jan-2018].
- [5] “Application programming interface,” *Wikipedia*, 9-Jan-2018. [Online]. Available: https://en.wikipedia.org/wiki/Application_programming_interface. [Accessed: 10-Jan-2018].

УДК 681.52

RESEARCH OF THE PROGRAMMERS FOR CONTROL OF THE PERIODIC ACTION OBJECTS WITH NON-LINEAR TIME PROGRAM

Klymenko¹ O., Krong² E., Tregub³ V.

¹National University of Food Technologies, Kyiv, Ukraine
E-mail: Frank._.s@bigmir.net

Copyright © 2018 by author and the journal “Automation technologies and business - processes.
This work is licensed under the Creative Commons Attribution International License (CC BY).
<http://creativecommons.org/licenses/by/4.0>

DOI: 10.15673/atbp.v10i1.874

Abstract. Not a few devices of food production work periodically and programmers are widely used to control these devices. Using logical devices that transfer between program sections can significantly improve the quality of control, but these methods are not sufficiently studied.

The research is devoted to the development of a programmer for the implementation of programs with nonlinear time areas, containing logical devices in its structure. Single-loop and combined programmable automatic control system (ACS) with logical devices and without them were investigated and a comparative analysis of their work was performed.

Keywords: programmer, automatic control system, non-linear time areas.

Introduction. For this study, a widespread program of regulation (Figure 1) has been selected, which has such time areas as a growth area of the regulated value (time interval T_1), the endurance area at reaching the set value of the regulated value (T_2) and the descent area (T_3). Growth and endurance areas are linear in time with first-order staticism. For the descent area, if it is known that the autoclave uses first the shower, and then the water cooling, we make an assumption that it will be nonlinear and then there will be second-order staticism.

A program of the periodic process of canned sterilization [1] can serve as an example of such program. The process of sterilization occurs under the same technological regulation. The heating of the autoclave is carried out to the sterilization temperature, and then occurs the actual sterilization, after which the cooled water in the form of a shower is fed to the autoclave, and then after a certain time, cold water is fed for traditional water cooling.

Fig. 1. Program of regulation

The research was carried out by using the Matlab package. The mathematical model of the object consisted of the transfer functions of the autoclave (1) and the resistance thermometer (2), respectively

$$W_a(p) = \frac{K_a \cdot e^{-p\tau_a}}{T_a^2 p^2 + 2\lambda T_a p + 1} \quad (1)$$

where $W_a(p)$ is the transfer function of the autoclave described by the second-order inertial link and the delay link; K_a is the autoclave transmission coefficient; T_a - time constant of the inertial link of the second order; λ - coefficient of damping; τ_a - time delay constant of the delay link; p is the Laplace operator.

$$W_T(p) = \frac{K_T}{T_T p + 1} \quad (2)$$

where $W_T(p)$ is the transfer function of the resistance thermometer; K_T is the transfer coefficient of the resistance thermometer; T_T is a time constant.

For further calculations, the following values of the parameters of functions (1) and (2) are taken: $K_a = 1$; $T_a = 250c$; $\tau_a = 20c$; $\lambda = 4$; $K_T = 1$; $T_T = 100c$.

The scheme of simulation of a system with a single-loop programmer [2] without logical devices (Figure 2) worked like this: the time characteristics of the program change were pre-set in the Repeating Sequence block, and then the signal from the Repeating Sequence Interpolated get to the Multiport-Switch, which, depending on the time, carried over the value of the temperature task from one of its inputs to the output. At the first input there was a linear section of growth (heating); at the 2nd input - also a linear section of endurance (the sterilization); at the 3rd entry - a section of the program that implements nonlinearities in time with the help of two links connected in parallel, namely the aperiodic link of the 1st order and the real differentiating link.

The task from Repeating Sequence Interpolated and the signal from the feedback came to adder (Add) to form a disagreement. The signal from the regulator passed through the object and the temperature value was displayed on the graph in the Scope and arrived at the calculation of the optimality criterion. To assess the quality of the regulatory process, an integral-modular optimization criterion was used, calculated by the formula:

$$I = \int_{\tau_0}^{\tau_k} |\Delta t(\tau)| d\tau$$

where $\Delta t(\tau)$ is the value of the controlled variable in time.

Fig. 2. Simulation scheme of a single-loop programmable ACS with non-linear section and without logical devices

As a result of the simulation of a single-loop programmable ACS with a nonlinear section and without logical devices (Figure 3), the optimization criterion was 23565 °C·s. Since the deviation of the temperature from the task exceeded the

permissible limits (at some parts of the program it reached 12 °C), and the optimization criterion was very great value, we tried to achieve the required quality control under the technological regulation with the help of single-loop programmable ACS with logical devices (LD).

Fig. 3. Result of the simulation of a single-loop programmable ACS with a nonlinear section and without logical devices

The scheme with logic devices (Figure 4) worked like this: Repeating Sequence Interpolated filed a task on the adder, which also received a signal from the feedback. The PI regulator with the optimal settings for this area worked on each of the areas. To do this, the Multiport Switch was used, which connected the exit and the input whose number was applied to the first input. The Repeating Sequence set the time (Time values: [0 1200 1200 1680 1680 2880]) and the input number (Output values: [1 1 2 2 3 3]). Thus, the first 1200 s signal came from the first regulator, from 1200 to 1680 s - from the second, and then from the third.

The optimal settings of the regulators in the ACS with logical devices were determined in such a sequence [3]. Initially, the value, which was found in the ACS without logical devices, was set in all regulators. Next, the settings of the regulator were changed at the growth area to improve the optimality criterion, also were changed the settings at the endurance area, and then at the descent area. This process was repeated several times before finding the best results.

Fig. 4. Simulation scheme of a single-loop programmable ACS with non-linear section and with logical devices

As a result of the simulation of a single-loop programmable ACS with a nonlinear section and with logic devices (Figure 5), the optimization criterion was 15126 °C·s. The improvement compared to the previous scheme was more than 35%, but the results for the temperature deviation from the task were still not satisfactory. Therefore, the combined programmable ACS without logical device was considered further.

Fig. 5. Result of the simulation of a single-loop programmable ACS with a nonlinear section and with logical devices

For a combined ACS, the modeling scheme of which is depicted in Fig. 6, the transfer function of the compensator $W_k(p)$ is calculated by the formula:

$$W_k(p) = \frac{1}{W_{o\phi}(p)}$$

$$\text{Where } W_{ob}(p) = W_T(p) \cdot W_a(p) = \frac{1}{6250000 p^3 + 162500 p^2 + 1100 p + 1}$$

In this case, $W_k(p)$ does not meet the conditions for physical implementation, since the degree of the polynomial of the numerator must be less than or equal to the degree of polynomial of the denominator. Therefore, we replace it with an approximate transmitted function:

$$W_k(p) = \frac{6250000 p^3 + 162500 p^2 + 1100 p + 1}{p^3 + p^2 + p + 1}$$

Fig. 6. Simulation scheme of a combined programmable ACS with non-linear section and without logical devices

This scheme works like this [4]: Repeating Sequence Interpolated submits a task to the compensator represented by the TransferFnc3 link, and to the adder on which the feedback signal is received. The signal from the regulator is summed with a signal from the compensator. The settings of the regulator are calculated in the same way as in the scheme of single-loop programmable ACS, whose optimal settings are taken under the initial conditions.

As a result of the simulation of a combined programmable ACS with a nonlinear section and without logical devices (Figure 7), the optimization criterion was 1975 °C·s. The improvement compared to the previous scheme was more than 85%, the transition process meets the requirements of the technological regulations. However, the use of logical devices can provide further improvement.

The scheme of combined programmable ACS with logic devices in MatLab is shown in Figure 8.

Fig. 7. Result of the simulation of a combined programmable ACS with a nonlinear section and without logical devices

Repeating Sequence Interpolated submitted a task to the compensator and to the adder, which also received a signal from the feedback. The value of the disagreement was submitted to the regulator. The PI regulator with the optimal settings for this area worked on each of the areas. To do this, the Multiport Switch was used, which connected the exit and the input whose number was applied to the first input. The Repeating Sequence set the time (Time values: [0 1200 1200 1680 1680 2880]) and the input number (Output values: [1 1 2 2 3 3]). Thus, the first 1200 s signal came from the first regulator, from 1200 to 1680 s - from the second, and then from the third. The signal from the regulator was summed with a signal from the compensator. The signal from the regulator passed through the object and the temperature value was displayed on the graph in the Scope and arrived at the calculation of the optimality criterion.

As a result of the simulation of a combined programmable ACS with a nonlinear site and with logical devices (Figure 9), the optimization criterion was 1862 °C·s, which is more than 5% better than the scheme without logical devices; the transition process meets the requirements of the technological regulations.

Comparison of the values of the optimality criterion for different types of programmable ACS with a nonlinear section and standard regulators is given in Table 1, where the type of program is the duration of the growth, endurance and descent areas respectively.

Fig. 8. Simulation scheme of a combined programmable ACS with non-linear section and with logical devices

Fig. 9. Result of the simulation of a combined programmable ACS with a nonlinear section and with logical devices

Table 1 - Comparison of the values of the optimality criterion

Type of program, min	Optimization criterion, °C·s			
	Single-loop ACS without LD	Single-loop ACS with LD	Combined ACS without LD	Combined ACS with LD
25-5-25	15 473	13 222	1 660	1 448
20-8-20	19 508	14 688	1 996	1 997
20-10-20	23 565	15 127	1 976	1 863
20-30-20	34 084	19 002	2 681	2 384
10-40-25	29 390	16 242	4 239	2 854

Conclusions. The use of logical devices in the transition between program sections and the introduction of compensators in the system give a significant improvement in the quality of program control in the presence of nonlinear time sections. The error in the integral-modular criterion in the combined program ACS with the use of LD is 7 times less than the error of the single-loop system with using the LD and 11 times less than the error in the single-loop system without using the LD.

The use of LD made it possible to more accurately reproduce the program and reduce the specified error in almost all program variants. It is also worth noting that schemes with logic devices have high efficiency, since it is possible to customize each section separately, which is important not only for the program control of autoclaves, but also for program control of other periodic devices.

Список використаної літератури

1. Бабарин В.П. Стерилизация консервов: справочник / В.П. Бабарин. – СПб.: ГИОРД, 2006. – 312с.
2. Клименко О.М. Дослідження програматорів для систем управління апаратами періодичної дії / О.М. Клименко, В.Г. Трегуб // Наукові праці НУХТ № 42. – Київ: НУХТ, 2012. – С.11 – 16.
3. Гоголюк П.Ф., Теорія автоматичного керування: навчальний посібник/ П.Ф.Гоголюк, Т.М.Гречин. – Львів: Видавництво Національного університету “Львівська політехніка”, 2009. – 280с.
4. Гультьев А.К. Визуальное моделирование в среде MATLAB6 / А.К. Гультьев. – СПб.: Питер, 2000. – 432с.

УДК 519.852.33

ЭЛЕКТРИЧЕСКАЯ МОДЕЛЬ С ИДЕАЛЬНЫМИ ЭЛЕМЕНТАМИ ДЛЯ ПОИСКА КРАТЧАЙШЕГО ПУТИ НА ВЗВЕШЕННОМ ОРИЕНТИРОВАННОМ ГРАФЕ

Гнатенко В.Ю.¹, Ступень П.В.², Дікусар К.В.³, Шутєєв Е.І.⁴

^{1,2,3,4}Одесский национальный политехнический университет, г.Одесса, Украина

¹E-mail: valera.gnatenko@gmail.com, ²stek2000@gmail.com, ³semuella@gmail.com, ⁴edshh489@gmail.com

Copyright © 2018 by author and the journal “Automation technologies and business - processes.

This work is licensed under the Creative Commons Attribution International License (CC BY).

<http://creativecommons.org/licenses/by/4.0>

DOI: [10.15673/atbp.v10i1.874](https://doi.org/10.15673/atbp.v10i1.874)

Аннотация. Рассмотрена проблема определения кратчайшего пути во взвешенном ориентированном графе с применением электрической модели с идеальными диодами, источниками напряжения и тока. Проведены теоретические исследования в области математического моделирования электрических схем с идеальными элементами. Рассмотрен пример определения кратчайшего пути в заданном взвешенном ориентированном графе.

В задачах небольшой размерности можно использовать аналоговые электрические модели. Однако для больших графов аналоговые модели становятся весьма громоздкими из-за необходимости включения в каждую цепь изолированного источника электрической энергии, а точность решения низкой из-за не идеальности характеристик элементов.

В данной статье рассматривается развитие модели представления взвешенного ориентированного графа без использования структурной матрицы или каких-либо других топологических матриц. Вместо этого предлагается формировать и обрабатывать в процессе анализа список ветвей с присущими им характеристиками и параметрами. Целью работы является обоснование электрической модели для поиска кратчайшего пути во взвешенном ориентированном графе, представление алгоритма для реализации и иллюстрации эффективности метода.

Так как исходная электрическая цепь не содержит накопителей энергии и в ней в принципе невозможен переходный процесс, предлагается преобразовать исходную электрическую цепь в динамическую путем присоединения к каждому узлу схемы по емкости, другой конец которой соединить с базисным узлом, не принадлежащим данной схеме и общим для всех емкостей. В результате становится возможным протекание переходного процесса, по окончании которого токи емкостей станут равными нулю и не будут оказывать влияния на распределение токов и напряжений в схеме.

Abstract. The problem of determining the shortest path in a weighted and directed graph is considered using an electric model with ideal diodes, voltage and current sources. Theoretical studies in the field of mathematical modeling of electrical circuits with ideal elements have been carried out. An example of determining the shortest path in a given weighted directed graph is considered.

In problems of small dimension, analog electric models can be used. However, for large graphs, analog models become very cumbersome because of the need to include an isolated source of electrical energy in each circuit, and the accuracy of the solution is low because of the non-ideality of the characteristics of the elements.

In this paper, we consider the development of a representation model of a weighted and directed graph without the use of a structural matrix or any other topological matrices. Instead, it is proposed to form and process in the process of analysis a list of branches with their inherent characteristics and parameters.

The aim of the paper is to justify the electric model for finding the shortest path in a weighted oriented graph, the representation of the algorithm for implementing and illustrating the effectiveness of the method.

Since the initial electric circuit does not contain energy storage devices and, in principle, a transient process is not possible in it, it is proposed to convert the initial electric circuit to a dynamic one by attaching to each node of the circuit in capacity, the other end of which is connected to a basic node that does not belong to this scheme and is common to all containers. As a result, a transient process becomes possible, at the end of which the capacitance currents will become equal to zero and will not affect the distribution of currents and voltages in the circuit.

Ключевые слова: электрическая модель, взвешенный ориентированный граф, кратчайший путь, метод узловых потенциалов, метод установления

Keywords: electric model, weighted and directed graph, shortest path, node potential method, method of setting

Введение

Известны методы решения задач линейного программирования на электрических моделях постоянного тока [1, 2]. В этих работах устанавливается тесная связь между теорией электрических цепей и математическим программированием, которая объясняется оптимальным по мощности распределением значений токов и напряжений в электрической цепи и нахождением оптимального пути во взвешенном ориентированном графе. Такие электрические модели содержат нелинейные элементы, такие, например, как диоды, источники электрической энергии.

В задачах небольшой размерности можно использовать аналоговые электрические модели. Однако для больших графов аналоговые модели становятся весьма громоздкими из-за необходимости включения в каждую цепь изолированного источника электрической энергии, а точность решения низкой из-за не идеальности характеристик элементов.

В [3] предложен метод расчета одной из задач линейного программирования – поиска кратчайшего пути во взвешенном ориентированном графе с применением электрической модели с идеальными электрическими элементами: диодами, источниками напряжения и тока. Этот метод предполагает использование топологических уравнений с использованием структурной матрицы в прямом и транспонированном виде, размерность которой должна соответствовать топологии конкретной электрической схемы. Для схем большой размерности структурная матрица становится сильно разреженной, что не учитывается в упомянутом методе и приводит к бесполезным затратам ресурсов вычислительного устройства на арифметические и логические операции с операндами, имеющими нулевые значения.

Цель работы

В данной статье рассматривается развитие предложенной в [3] модели представления взвешенного ориентированного графа, но без использования структурной матрицы или каких-либо других топологических матриц.

Вместо этого предлагается формировать и обрабатывать в процессе анализа список ветвей с присущими им характеристиками и параметрами. Очевидным преимуществом использования списка ветвей перед структурной матрицей является его компактность. При использовании списка ветвей также облегчается возможность формирования динамически изменяемого списка ветвей, что позволяет оперативно изменять условия задачи поиска в процессе ее решения. Также рассмотрен вопрос динамического выбора шага численного интегрирования. Целью работы является обоснование электрической модели для поиска кратчайшего пути во взвешенном ориентированном графе, представление алгоритма для реализации и иллюстрации эффективности метода.

Основная часть

Как известно, задача анализа электрической цепи сводится к формированию математической модели схемы путем объединения топологических (законы Кирхгофа) и компонентных (закон Ома) уравнений с последующим расчетом фазовых переменных (токов и напряжений) на основе решения системы уравнений модели [4].

Процесс получения математической модели схемы с двухполюсными элементами, например, методом узловых потенциалов, можно представить следующей последовательностью действий:

- создание описания схемы в виде перечня ветвей и способа их соединения, а также описания самой ветви как функции между током ветви и приложенного к ветви напряжения в виде разности потенциалов;
- формирования топологической структурной матрицы;
- формирование топологического уравнения, отражающего распределение токов в соответствии с первым законом Кирхгофа;
- формирование уравнений ветвей относительно токов ветвей, здесь используется транспонированная структурная матрица, объединение топологических и компонентных уравнений.

В матрично-векторной форме этот же процесс формирования модели состоит из нескольких шагов, при условии, что описание схемы уже подготовлено:

Первый шаг – формирование системы компонентных уравнений:

$$U(\varphi) = A' \varphi, \quad (1)$$

где $U(\varphi)$ – вектор напряжения цепей,

φ – вектор узловых потенциалов,

A' – транспонированная структурная матрица,

Второй шаг – формирование вектора токов ветвей:

$$I(\varphi) = F(U(\varphi)), \quad (2)$$

где F – функционал токов ветвей, отражающий нелинейность зависимости между фазовыми переменными.

Третий шаг – формирование топологической системы уравнений в соответствии с первым законом Кирхгофа:

$$A I(\varphi) - J = 0 \quad (3)$$

В результате решения системы (3) определяется вектор узловых потенциалов φ , затем по (1) находятся напряжения ветвей и, наконец, по (2) – токи ветвей.

Будем считать, что каждая ветвь схемы содержит идеальный диод, принудительно задающий единственно возможное направление тока ветви и источник запирающего напряжения U_b . На рисунке 1 изображены электрическая схема ветви (рис.1 а) и ее условно-графическое обозначение (рис.1 б).

Рис. 1 - Электрическая схема ветви (а) и ее условно-графическое обозначение (б)

Fig. 1 – The electrical scheme of branch (a) and its conditionally-graphic designation (b)

Величина запирающего напряжения U_b эквивалентна весу ветви взвешенного ориентированного графа.

Каждый элемент списка ветвей графа содержит четыре поля:

- обозначение ветви;
- номер узла, с которым связано начало ветви (с вытекающим током);
- номер узла, с которым связан конец ветви (с втекающим током);
- величина запирающего диод напряжения.

Кроме того, обязательно должна быть еще дополнительная ветвь с задающим источником тока, под влиянием которого устанавливается искомое распределение токов и напряжений. Подключение ветви с источником тока между

выбранными двумя узлами электрической схемы эквивалентно выбору двух вершин взвешенного ориентированного графа, между которыми ищется кратчайший путь. Ветви в списке могут располагаться в любом порядке.

С учетом упомянутого состава ветвей электрической схемы уравнение каждой ветви описывается выражением:

$$\text{если } U_i > U_{i,b}, \text{ то } I_i = J, \text{ иначе } I_i = 0, \quad (4)$$

где i – номер ветви, $U_{i,b}$ – запирающее диод напряжение, J – единственный задающий ток схемы.

Так как ветви с идеальными диодами не имеют сопротивления определенной величины, их сопротивления равны нулю или бесконечности и электрическая цепь не содержит элементов с конечной величиной сопротивлений, для расчета ее токов и напряжений неприменимы традиционные методы теории электрических цепей. Предлагается использовать метод установления, который заключается в анализе токов и напряжений во время протекания переходного процесса до статического состояния [5]. Так как исходная электрическая цепь не содержит накопителей энергии и в ней в принципе невозможен переходный процесс, предлагается преобразовать исходную электрическую цепь в динамическую добавлением вышеупомянутых накопителей путем присоединения к каждому узлу схемы по емкости, другой конец которой соединить с базисным узлом, не принадлежащим данной схеме и общим для всех емкостей. В результате становится возможным протекание переходного процесса, по окончании которого токи емкостей станут равными нулю и не будут оказывать влияния на распределение токов и напряжений в схеме.

Следует отметить, что анализируемая схема является заведомо устойчивой, характер изменения напряжений во времени строго линейный, поэтому достижение установившегося режима можно гарантировать за конечный промежуток времени. Для схемы с добавочными емкостями математическая модель схемы будет представлять собой систему нелинейных дифференциальных уравнений, нелинейность которых обусловлена односторонним протеканием тока в идеальном диоде.

При использовании метода установления математическая модель схемы должна учитывать появление дополнительных емкостных токов и в результате будет иметь вид:

$$A I(\varphi) - J + C \frac{d}{dt} \varphi = 0, \quad (5)$$

где C – квадратная диагональная матрица добавленных емкостей.

При решении системы уравнений (5) следует воспользоваться формулами численного интегрирования дифференциальных уравнений. Так как характер изменения во времени искомых узловых потенциалов линейный, что объясняется зарядом или перезарядом идеальных емкостей от идеального источника тока, то достаточно воспользоваться простейшей формулой численного интегрирования Эйлера для емкости:

$$\varphi_{r,k+1} = \varphi_{r,k} + \frac{h}{C_r} \Delta I_{r,k}, \quad (6)$$

где φ_r – потенциал узла r или напряжение емкости C_r ;

k – номер дискретного момента времени;

h – шаг численного интегрирования;

ΔI_r – невязка тока в узле r , вызванная несоблюдением закона Кирхгофа в процессе расчета вследствие дискретизации переходного процесса и инструментальных ошибок вычислений.

Динамический выбор шага численного интегрирования

Согласно (4) каждая ветвь, кроме содержащей источник тока, может быть в двух состояниях – открыта или закрыта. При протекании переходного процесса на любом шаге можно предсказать, будет ли рассматриваемая ветвь открываться или закрываться. Учитывая правило изменения потенциалов (6) и условие (4) можно получить значение шага интегрирования для каждой ветви

$$h = \begin{cases} \frac{\varphi_{r,k K} - \varphi_{r,k N}}{\frac{1}{C_r} \Delta I_{r,k N} - \frac{1}{C_r} \Delta I_{r,k K}}, & \text{если } \varphi_{r,k N} - \varphi_{r,k K} > U_{r,b}, \Delta I_{r,k N} - \Delta I_{r,k K} < 0 \\ \frac{U_{r,b} + \Delta U - (\varphi_{r,k K} - \varphi_{r,k N})}{\frac{1}{C_r} \Delta I_{r,k K} - \frac{1}{C_r} \Delta I_{r,k N}}, & \text{если } \varphi_{r,k N} - \varphi_{r,k K} < U_{r,b}, \Delta I_{r,k K} - \Delta I_{r,k N} > 0 \end{cases} \quad (7)$$

где ΔU – минимальное ненулевое положительное значение напряжения.

Из полученных решений необходимо выбрать минимальное значение h . Таким образом, получена максимальная величина текущего шага интегрирования.

Если нет корректных решений для всех ветвей, пути не существует или процесс поиска завершен.

Представим алгоритмическое описание поиска кратчайшего пути.

1. Составить список узлов и инициализировать поля его элементов. Для простоты в поле узла, предназначенное для хранения значений узлового потенциала, устанавливается нулевое начальное значение.

2. Составить список ветвей и заполнить поля его элементов.
  3. Если меняется структура графа, внести необходимые изменения и дополнения в списки узлов и ветвей.
  4. Рассчитываются напряжения ветвей по формуле: $U_i = \varphi_K - \varphi_N$,
где N и K – номера начала и конца ветви.
Определяются токи всех ветвей системы, за исключением ветви источника, по формуле (4).
Определяется для каждой ветви, коэффициент h согласно (7) и выбирается минимальный h .
Можно принять $C_r = 1$, $\Delta U = 1$.
Если нет корректных решений для всех решаемых уравнений, пути не существует, или путь найден и вычисление прерывается.
  5. Вычисляются токи невязки каждого узла путем алгебраического суммирования токов ветвей, связанных с рассматриваемым узлом. Если узел является началом ветви, то ток записывается со знаком плюс, в противном случае – со знаком минус. Для ветви источника тока, если узел является началом ветви, то ток записывается со знаком минус, в противном случае – со знаком плюс.
  6. Прежние значения узловых потенциалов замещаются вычисленными по формуле (6).
  7. Если ток невязки каждого узла равен нулю, то кратчайший путь определен, в противном случае перейти к п. 3.
  8. Окончание расчета. Кратчайший путь определяется по набору ветвей, в которых ток не равен нулю.
- На Рис. 2 изображена модель сети, на примере которой будет показан процесс моделирования.

Рис. 2 - Электрическая схема сети

Промежуточные результаты реализации рассмотренного алгоритма на заданной схеме сети представлены в Таблице1, где значения запирающего напряжения в вольтах для D1 90, D2 40, D3 60, D4 85, D5 70, D6 45, J=1A. φ и ΔI – значения потенциалов и разностей токов узлов в вольтах и амперах.

Таблица1.- Результаты реализации алгоритма

i	h	φ_4	ΔI_4	φ_1	ΔI_1	φ_2	ΔI_2	φ_3	ΔI_3
0	0	0	-1	0	1	0	0	0	0
1	41	-41	-1	41	0	0	1	0	0
2	1	-42	-1	41	1	-1	0	0	0
3	4	-46	0	45	-1	1	1	0	0
4	1	-46	-1	44	0	2	1	0	0
5	2	-48	0	44	0	4	0	0	0

Выводы

В работе предложена простая и компактная электрическая модель взвешенного ориентированного графа для поиска в нем кратчайшего пути и приведена иллюстрация ее эффективности. Модель универсальна и может применяться для различных целей, в частности – в компонентах автономного управления движением роботов.

Изменения структуры графа в процессе вычисления не приводят к существенной потере быстродействия.

Литература

- [1] Хмельник С.И. Электрические цепи постоянного тока для моделирования и управления. Алгоритмы и аппаратура. Израиль; Россия, 2006. 177 с.
- [2] Деннис Дж. Б. Математическое программирование и электрические цепи. М.: Изд-во иностр. лит., 1961. 214 с.
- [3] Шутеев Э. И. Моделирование нелинейных электрических цепей постоянного тока для решения задачи поиска кратчайшего пути / Э.И. Шутеев, Д.О. Белокопытов, Д.Ф. Димитров Тр. Одес. политехн. ун-та. 2009. Вып 2(32). С. 88-91 .
- [4] Атабеков Г.И. Основы теории цепей. СПб.: Издательство «Лань», 2009. 432 с.
- [5] Шеин А.Б., Лазарева Н.М. Методы проектирования электронных устройств. М.: Инфра-Инженерия, 2011. 456 с.

References

- [1] Hmelnik S.I. Elektricheskie tsepi postoyannogo toka dlya modelirovaniya i upravleniya. Algoritmy i apparatura. Izrail; Rossiya, 2006. 177 p.
- [2] Dennis Dj. B. Matematicheskoe programmirovaniye i elektricheskie tsepi. M.: Izd-vo inostr. lit., 1961. 214 p.
- [3] SHuteev E. I. Modelirovaniye nelineynykh elektricheskikh tsepey postoyannogo toka dlya resheniya zadachi poiska kratchayshego puti / E.I. SHuteev, D.O. Belokopytov, D.F. Dimitrov Tr. Odes. politehn. un-ta. 2009. Vyip 2(32). pp. 88-91 .
- [4] Atabekov G.I. Osnovy teorii tsepey. SPb.: Izdatelstvo «Lan», 2009. 432 p.
- [5] SHEin A.B., Lazareva N.M. Metodyi proektirovaniya elektronnykh ustroystv. M.: Infra-Inzheneriya, 2011. 456 p.

УДК 681.3.06

РОЗРОБКА АЛГОРИТМУ РОБОТИ МІКРОКОНТРОЛЕРНОГО ПРИСТРОЮ ДЛЯ ВИЗНАЧЕННЯ СТИГЛОСТІ ВІНОГРАДУ

Сахаров В.І.¹, Сахарова С.В.²

^{1,2} Одеська Національна академія харчових технологій, Одеса, Україна

ORCID ¹0000-0001-6089-4331, ²0000-0001-6089-4331

E-mail: ¹svrafinad@gmail.com, ²sacharov@i.ua

Copyright © 2018 by author and the journal "Automation technologies and business - processes.

This work is licensed under the Creative Commons Attribution International License (CC BY).

<http://creativecommons.org/licenses/by/4.0>

DOI: 10.15673/atbp.v10i1.874

Анотація: Робота присвячена вирішенню задачі підвищення якості продуктів виноробства за рахунок розробки мікроконтролерного пристрою для визначення стиглості винограду та побудови алгоритму його роботи. Представлена розробка є одним з варіантів елементу Інтернету-речей. Серед аналогів розробки розглянуто такі прилади як рефрактометр та ареометр, із дослідженням принципів роботи, переваг та недоліків цих та подібних приладів. В якості результатів роботи наведено структурну схему простого приладу, за допомогою якого можна контролювати дистанційно стан стиглості винограду по кольору грони або плодоніжки і передавати інформацію на сервер по GPRS каналу. Елементами структурної схеми є червоний, зелений, синій світлодіоди, мікроконтролер, монітор для відтворення інформації, інтерфейс для передачі даних на сервер, кварцовий резонатор, система керування приладом,